

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-272372  
(43)Date of publication of application : 05.10.2001

(51)Int.Cl.

G01N 27/414  
G01N 27/26  
H01L 29/80

(21)Application number : 2000-085947  
(22)Date of filing : 27.03.2000

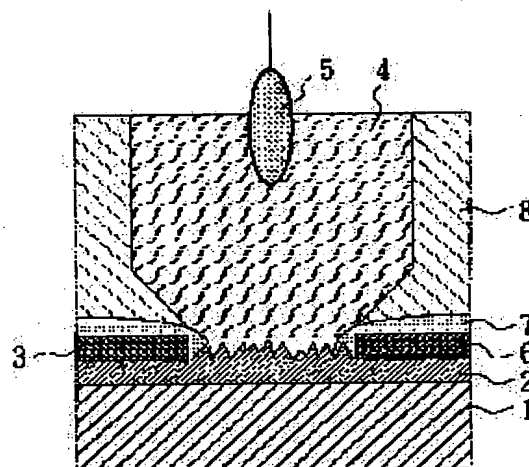
(71)Applicant : JAPAN SCIENCE & TECHNOLOGY CORP  
(72)Inventor : KAWARADA HIROSHI

## (54) FIELD-EFFECT TRANSISTOR

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To provide a field-effect transistor, using a liquid electrolyte as a gate and stably working in the liquid electrolyte.

**SOLUTION:** This field-effect transistor is provided with a channel 2, having a diamond hydrogen terminal surface exposed between a gate electrode 3 and a drain electrode 6 and a gate consisting of a liquid electrolyte 4 filling the exposed diamond hydrogen terminal surface of the channel 2.



## LEGAL STATUS

[Date of request for examination] 27.03.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3313696

[Date of registration] 31.05.2002

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

**This Page Blank (uspto)**



This Page Blank (uspto)

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-272372

(P2001-272372A)

(43) 公開日 平成13年10月5日 (2001.10.5)

(51) Int.Cl. <sup>7</sup>	識別記号	F I	テームコード (参考)
G 0 1 N 27/414		G 0 1 N 27/26	3 7 1 Z 5 F 1 0 2
	3 7 1	27/30	3 0 1 V
H 0 1 L 29/80			3 0 1 Z
		H 0 1 L 29/80	A

審査請求 有 請求項の数11 O L (全 9 頁)

(21) 出願番号 特願2000-85947(P2000-85947)

(22) 出願日 平成12年3月27日 (2000.3.27)

(71) 出願人 396020800

科学技術振興事業団

埼玉県川口市本町4丁目1番8号

(72) 発明者 川原田 洋

神奈川県横浜市都築区中川2-9-8-405

(74) 代理人 100089635

弁理士 清水 守

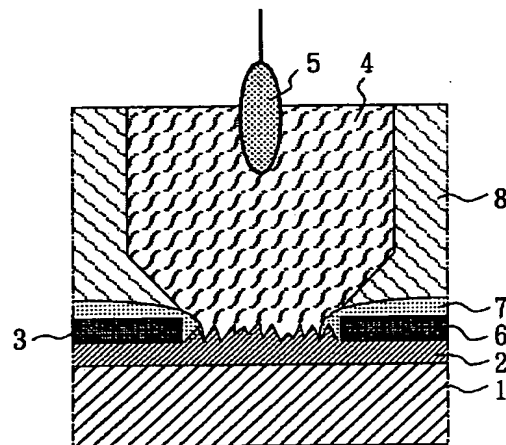
Fターム(参考) 5F102 G001 G010 G110 GL10  
GL11 G004 G110

(54) 【発明の名称】 電界効果トランジスタ

(57) 【要約】

【課題】 液体電解質をゲートとし、液体電解質の中で安定に動作する電界効果トランジスタを提供する。

【解決手段】 電界効果トランジスタにおいて、ゲート電極3とドレイン電極6間にダイヤモンドの水素終端表面が露出したチャンネル2と、このチャンネル2の露出したダイヤモンドの水素終端表面を満たす液体電解質4からなるゲートとを備える。



## 【特許請求の範囲】

【請求項1】 (a) ソース電極とドレイン電極間にダイヤモンドの水素終端表面が露出したチャンネルと、 (b) 該チャンネルの露出したダイヤモンドの水素終端表面に接触する液体電解質からなるゲートとを備えることを特徴とする電界効果トランジスタ。

【請求項2】 請求項1記載の電界効果トランジスタにおいて、前記ダイヤモンドは、アンドープ水素終端単結晶又は多結晶ダイヤモンド薄膜からなることを特徴とする電界効果トランジスタ。

【請求項3】 請求項1記載の電界効果トランジスタにおいて、前記チャンネルはpチャンネルであることを特徴とする電界効果トランジスタ。

【請求項4】 請求項1記載の電界効果トランジスタにおいて、前記pチャンネルはピンチオフすることを特徴とする電界効果トランジスタ。

【請求項5】 請求項1記載の電界効果トランジスタにおいて、前記pチャンネルはノーマリーオフ型であることを特徴とする電界効果トランジスタ。

【請求項6】 請求項1記載の電界効果トランジスタにおいて、前記ダイヤモンドの水素終端表面は広い電位窓を有し、該電位窓の範囲で正確な動作を行うことを特徴とする電界効果トランジスタ。

【請求項7】 請求項1記載の電界効果トランジスタにおいて、前記液体電解質がアルカリ溶液であることを特徴とする電界効果トランジスタ。

【請求項8】 請求項7記載の電界効果トランジスタにおいて、前記液体電解質がKOH水溶液であることを特徴とする電界効果トランジスタ。

【請求項9】 請求項1記載の電界効果トランジスタにおいて、前記液体電解質が酸性溶液であることを特徴とする電界効果トランジスタ。

【請求項10】 請求項1記載の電界効果トランジスタにおいて、閾値電圧が前記液体電解質のpHに略依存しない特性を有することを特徴とする電界効果トランジスタ。

【請求項11】 請求項1記載の電界効果トランジスタにおいて、閾値電圧が環境に影響されない特性を有することを特徴とする電界効果トランジスタ。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】 本発明は、液体電解質をゲートとして使用し、ダイヤモンドの水素終端表面をチャンネルとした電界効果トランジスタに関するものである。

## 【0002】

【従来の技術】 マイクロ波プラズマCVD法により成膜されたアンドープ水素終端ダイヤモンド薄膜においては、単結晶、多結晶に関わらず、その表面にp型伝導層ができることが知られている。これまでに、本願発明者等は、この表面導電層を利用してゲート部分に金属、絶

縁物を堆積させない電界効果トランジスタ(FET)を作製し、その電解質水溶液中での動作を確認してきた〔北谷謙一他 第46回応用物理学関係連合講演会講演予稿集、30a-P7-22(1999)pp. 628〕。

【0003】 また、溶液中のダイヤモンド表面伝導層-電解質界面では電気二重層が形成されていると考えられている〔細見剛他 第13回ダイヤモンドシンポジウム講演要旨集、115(1999)、pp. 36〕。

10 【0004】

【発明が解決しようとする課題】 本願発明者等は、イオン感受性FET(ISFET: Ion Sensitive Field Effect Transistor)をトランスデューサとし、酵素を分子認識物質として用いたISFETバイオセンサの開発に取り組み、かかるISFETバイオセンサが、臨床検査、工業計測、環境計測用マイクロセンサとして、将来には体内埋め込みセンサとして方向付けをしている。

【0005】 しかし、分子認識物質が機能し、目的の分子を選択しても、ISFET自体が外界からの侵入物質により安定動作せず、そのためISFETバイオセンサは、実用上の問題を有しているのが現状である。その原因は、SiMOSFETで最もデリケートな酸化膜/Si界面でのイオンの存在や界面準位の発生による閾値電圧の大幅な変動にある。センサでは表面の外界への露出は避けられない。つまり、保護膜を使用してもイオンセンサやバイオセンサでは酸化膜/Si界面への異種分子、イオンの侵入がLSIよりも桁違いに多い。その意味で、ISFETバイオセンサの発展には、化学的に強い半導体表面の創製が不可欠である。

【0006】 ところで、ダイヤモンドの水素吸着表面(水素終端表面)は真空中700℃、大気中300℃まで安定で、液体中でも化学的に不活性で、室温周辺では強酸あるいは強アルカリによる構造変化はない。しかも、この水素終端構造によるダイヤモンド表面近傍にp型伝導層が形成される。

【0007】 そして、上記した研究の積み重ねを進展させて、液体電解質をゲートとしたFETの開発を行った。

40 【0008】 本発明は、上記状況に鑑みて、液体電解質をゲートとし、液体電解質の中で安定して動作する電界効果トランジスタを提供することを目的とする。

## 【0009】

【課題を解決するための手段】 本発明は、上記目的を達成するために、

【1】 電界効果トランジスタにおいて、ソース電極とドレイン電極間にダイヤモンドの水素終端表面が露出したチャンネルと、このチャンネルの露出したダイヤモンドの水素終端表面に接触する液体電解質からなるゲートとを備えることを特徴とする。

【0010】〔2〕上記〔1〕記載の電界効果トランジスタにおいて、前記ダイヤモンドは、アンドープ水素終端単結晶又は多結晶ダイヤモンド薄膜からなることを特徴とする。

【0011】〔3〕上記〔1〕記載の電界効果トランジスタにおいて、前記チャネルはpチャネルであることを特徴とする。

【0012】〔4〕上記〔1〕記載の電界効果トランジスタにおいて、前記pチャネルはピンチオフすることを特徴とする。

【0013】〔5〕上記〔1〕記載の電界効果トランジスタにおいて、前記pチャネルはノーマリーオフ型であることを特徴とする。

【0014】〔6〕上記〔1〕記載の電界効果トランジスタにおいて、前記ダイヤモンドの水素終端表面は広い電位窓を有し、該電位窓の範囲で正確な動作を行うことを特徴とする。

【0015】〔7〕上記〔1〕記載の電界効果トランジスタにおいて、前記液体電解質がアルカリ溶液であることを特徴とする。

【0016】〔8〕上記〔7〕記載の電界効果トランジスタにおいて、前記液体電解質がKOH水溶液であることを特徴とする。

【0017】〔9〕上記〔1〕記載の電界効果トランジスタにおいて、前記液体電解質が酸性溶液であることを特徴とする。

【0018】〔10〕上記〔1〕記載の電界効果トランジスタにおいて、閾値電圧が前記液体電解質のpHに略依存しない特性を有することを特徴とする。

【0019】〔11〕上記〔1〕記載の電界効果トランジスタにおいて、閾値電圧が環境に影響されない特性を有することを特徴とする。

【0020】

【発明の実施の形態】以下、本発明の実施の形態について詳細に説明する。

【0021】図1は本発明の第1実施例を示す液体電解質ゲートダイヤモンドFET（pチャネルFET）の断面図、図2はその平面図である。

【0022】これらの図において、1は基板としての多結晶ダイヤモンド、2はチャネル（多結晶ダイヤモンド終端表面：p型表面伝導層）、3はソース電極（Au電極）、4はゲート（液体電解質：例えばKOH水溶液）、5はゲート電極、6はドレイン電極（Au電極）、7は保護膜、8は液槽（絶縁体）である。

【0023】ドレイン電流はゲート電圧により制御され、完全にピンチオフできる。閾値電圧は、液体電解質のpH1-14の変化に対し、±0.2V範囲内であり、ネルンスト応答せず、pH依存性がほとんどないといえる。FETの動作電圧範囲は、ダイヤモンドを電気化学的電極とした場合の電位窓の範囲に対応するダイヤ

モンドの単結晶又は多結晶であり、表面は水素原子により被覆されている。

【0024】この液体電解質ゲートダイヤモンドFETの製造方法を説明する。

【0025】図3は本発明の第1実施例を示す液体電解質ゲートダイヤモンドFETの製造工程図であり、図3〔A〕はその上面工程図、図3〔B〕はその断面工程図である。

【0026】全面に金属を蒸着し、ゲート部分を後からフォトリソグラフィでアケル。金属にはダイヤモンド薄膜とオーミック接触を形成する金を使用し、これがパッドとなり、ソース・ドレイン電極になる。因みに、ゲート長は1mmとした。

【0027】以下、第1の製造工程について図3を参照しながら詳細に述べる。

【0028】（1）成膜した試料（多結晶ダイヤモンド終端表面）11の全面にAu13を蒸着し、全面にフォトリソレジストAZを塗布する。塗布条件はスピナーを1500rpm回転で5秒、5000rpm回転で15秒とした。次に、試料の中央部分にAu13が残るようにマスクをし、光露光し現像する。ここで、レジストで保護された部分以外のAu13をヨウ化カリウムでエッチングし、剥がす。その後、レジストを落とし、露出したダイヤモンド水素終端面を、中電流イオン装置でArイオン14を注入し、p型表面伝導層12を破壊して素子分離領域15を形成する。これは外周から電流が漏れないようにするためである。なお、ドーザ量は $2 \times 10^{11} / \text{cm}^2$ である〔図3〔A〕及び図3〔B〕の（a）参照〕。

【0029】（2）再び、全面にフォトリソレジストを塗布し、ゲート部分のAu13が露出するようにマスク16をし、光露光して現像する〔図3〔A〕及び図3〔B〕の（b）参照〕。

【0030】（3）次に、露出した部分のAu13をヨウ化カリウムでエッチング除去した〔図3〔A〕及び図3〔B〕の（c）参照〕後、マスク16を落とす。ここで、ソース電極13Aとドレイン電極13Bが形成される。

【0031】（4）次に、基板をプレバレートに接着し配線17を施し、防水処理を施すためにエポキシ樹脂（保護層）18を塗布する〔図3〔A〕及び図3〔B〕の（d）参照〕。

【0032】（5）最後に、その露出したゲート部分をアルカリ水溶液である液体電解質19で満たし、ゲート電極20を形成する。なお、18Aは絶縁体からなる液槽である。

【0033】図4は本発明の第2実施例を示す液体電解質ゲートダイヤモンドFETの製造工程図であり、図4〔A〕はその上面工程図、図4〔B〕はその断面工程図

である。

【0034】上記した第1実施例の製造工程では、レジストを2回塗布するという煩雑さがあり時間がかかるので、これを簡便にするために、この第2実施例の製造工程では、金属マスクを作製し、ゲート部分をエッチングする必要が無いようにした。金属マスクにはモリブデン板を利用し、はじめからソース・ドレイン部分だけが形成できるようにした。それに伴い、ゲート長1mmから0.5mmに縮めるようにした。

【0035】以下、第2の製造工程について図4を参照しながら詳細に述べる。

【0036】(1)まず、金属マスク(図示なし)を利用して、試料(多結晶ダイヤモンド終端表面)21上にソース電極23Aとドレイン電極23BからなるAuを蒸着する〔図4〔A〕及び図4〔B〕の(a)参照〕。22はp型表面伝導層である。

【0037】(2)次に、ゲート部分にレジスト24(OEBR2000)を塗布する〔図4〔A〕及び図4〔B〕の(b)参照〕。

【0038】(3)次に、中電流イオン装置を用い、Arイオン25でゲート部分、および金属部分以外のp型表面伝導層22を破壊して素子分離領域26を形成する。なお、ドーズ量は $2 \times 10^{11} / \text{cm}^2$ である〔図4〔A〕及び図4〔B〕の(c)参照〕。

【0039】(4)次に、レジスト24を除去し、基板をブレパラートに接着し配線27を施し、防水処理を施すためにエポキシ樹脂(保護層)28を塗布する〔図4〔A〕及び図4〔B〕の(d)参照〕。

【0040】(5)最後に、その露出したゲート部分をアルカリ水溶液である液体電解質29で満たし、ゲート電極30を形成する〔図4〔A〕及び図4〔B〕の(e)参照〕。なお、28Aは絶縁体からなる液槽である。

【0041】この実施例は、第1の製造方法に比して、工程の大幅な単純化を図り、半分の時間でFETを製造することができた。

【0042】図5～図7は本発明の第2実施例により製造された液体電解質ゲートダイヤモンドFETの静特性図である。

【0043】上記したように、露出したゲート部分をアルカリ水溶液(KOH水溶液)で満たし、ダイヤモンドFETを動作させて、図5～図7に示すような静特性を得た。

【0044】図5はKOH水溶液pH11、図6はKOH水溶液pH9、図7はKOH水溶液pH8のそれぞれの場合の測定結果を示す図である。

【0045】これらの図においても、ゲートバイアスによるドレイン電流の制御が行われており、確かにFET動作していることが確認できる。そして、このFETがノーマリーオフモードで動作しており、ゲートバイアス

の絶対値が小さい領域では、ドレイン電流値は微小で、ゲートバイアスの絶対値の増加と、ドレイン電流の絶対値の増加が逆転しているところが見受けられる。この領域では、FETがオフモードになっていると考えられる。また、静特性がピンチオフしていることが確認できる。

【0046】上記したように、電位窓内でゲートバイアス及びソース・ドレイン間の電圧を変化させたところ完全にピンチオフし、飽和が明瞭な静特性が得られた。また、閾値電圧はKOH、pH8で-0.2V前後で一定で、ノーマリーオフ型であることが確認できた。

【0047】次に、本発明の液体電解質ゲートダイヤモンドFETの閾値電圧の測定と液体電解質のpH依存性について見ることにする。

【0048】図8はpH11KOH水溶液における $V_g - I_{ds}$ 特性とその対数表示を示す図、図9はpH8KOH水溶液における $V_g - I_{ds}$ 特性とその対数表示を示す図であり、図8においては閾値電圧が-0.12V、図9においては閾値電圧が-0.16Vであり、これはダイヤモンドFETとしては非常に低い値である。また、様々な試料、pHで同様の測定を行い、閾値電圧を算出したところ、図10のような特性が得られた。なお、図10においては、各試料(NIS03、NIS04、NIS05)における閾値電圧とpHの関係を示している。

【0049】図8に示す、 $\log |I_{ds}| - V_{gs}$ 特性より、FETのオン・オフ状態の電流比は4桁弱あることがわかった。これは使用した多結晶ダイヤモンドが凹凸があり、成長後の平坦化を行っていない状態であることを考えると、非常に高い値である。

【0050】さらに、電流比を上げることにより、多結晶ダイヤモンドが低消費電力型FETとして応用できることを示している。

【0051】また、水素終端ダイヤモンド表面は化学的に安定であり、電位窓の広い電気化学的電極として、二次電池やバイオセンサの一部として注目されている。

【0052】本発明により、FETが液体電解質の中で安定に動作し、pH依存性がないチャネル上でのイオン選択性官能基の表面修飾により、より高感度なバイオセンサが期待できる。

【0053】更に、液体電解質としては、KOH水溶液を示しているが、これに限定するものではなく、これ以外に、しょう酸塩(pH1.68)、フタル酸塩(pH4)、中性りん酸塩(pH7)、ほう酸塩(pH9.18)、炭酸塩(pH10.01)の各標準液でFET特性を観測している。

【0054】また、上記実施例では、液槽(絶縁体)を示しているが、必ずしもFET各素子毎に必要なものではない。図3や図4の(d)工程で得られる素子の複数個に共通に液体電解質を満たすようにし、適当な位



置に共通ゲート電極を配置するようにしてもよい。

【0055】なお、本発明は上記実施例に限定されるものではなく、本発明の趣旨に基づいて種々の変形が可能であり、これらを本発明の範囲から排除するものではない。

【0056】

【発明の効果】以上、詳細に説明したように、本発明によれば、以下のような効果を奏することができる。

【0057】(A) 液体電解質をゲートとし、液体電解質の中で安定に動作し、pH依存性がないチャネル上でのイオン選択性官能基の表面修飾により、より高感度な液体電解質ゲートダイヤモンドFETを得ることができる。

【0058】(B) 閾値電圧のpH依存性が殆どないことを利用して、イオン官能FET測定回路における基準電位を決定する参照用FETとして利用することができる。

【図面の簡単な説明】

【図1】本発明の実施例を示す液体電解質ゲートダイヤモンドFET(pチャネルFET)の断面図である。

【図2】本発明の実施例を示す液体電解質ゲートダイヤモンドFET(pチャネルFET)の平面図である。

【図3】本発明の第1実施例を示す液体電解質ゲートダイヤモンドFETの製造工程図である。

【図4】本発明の第2実施例を示す液体電解質ゲートダイヤモンドFETの製造工程図である。

【図5】本発明の第2実施例により製造された液体電解質(KOH水溶液pH11)ゲートダイヤモンドFETの静特性図である。

【図6】本発明の第2実施例により製造された液体電解質(KOH水溶液pH9)ゲートダイヤモンドFETの静特性図である。

【図7】本発明の第2実施例により製造された液体電解\*

\*質(KOH水溶液pH8)ゲートダイヤモンドFETの静特性図である。

【図8】本発明の液体電解質ゲートダイヤモンドFETのpH11KOH水溶液におけるFETV<sub>g-ID</sub>s特性とその対数表示を示す図である。

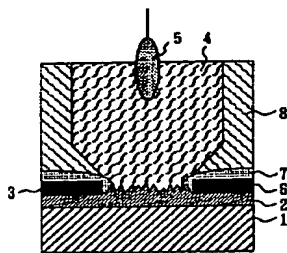
【図9】本発明の液体電解質ゲートダイヤモンドFETのpH8KOH水溶液におけるFETV<sub>g-ID</sub>s特性とその対数表示を示す図である。

【図10】本発明の液体電解質ゲートダイヤモンドFETの各試料における閾値電圧とpHの関係を示す図である。

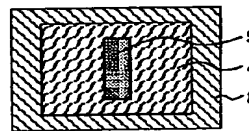
【符号の説明】

- 1 多結晶ダイヤモンド
- 2 チャネル(多結晶ダイヤモンド終端表面:p型表面伝導層)
- 3, 13A, 23A ソース電極(Au電極)
- 4 ゲート(液体電解質:例えばKOH水溶液)
- 5, 20, 30 ゲート電極
- 6, 13B, 23B ドレイン電極(Au電極)
- 7 保護膜
- 8, 18A, 28A 液槽(絶縁体)
- 11, 21 成膜した試料(多結晶ダイヤモンド終端表面)
- 12, 22 p型表面伝導層
- 13 Au
- 14, 25 Arイオン
- 15, 26 素子分離領域
- 16 マスク
- 17, 27 配線
- 18, 28 エポキシ樹脂(保護層)
- 19, 29 液体電解質
- 24 レジスト

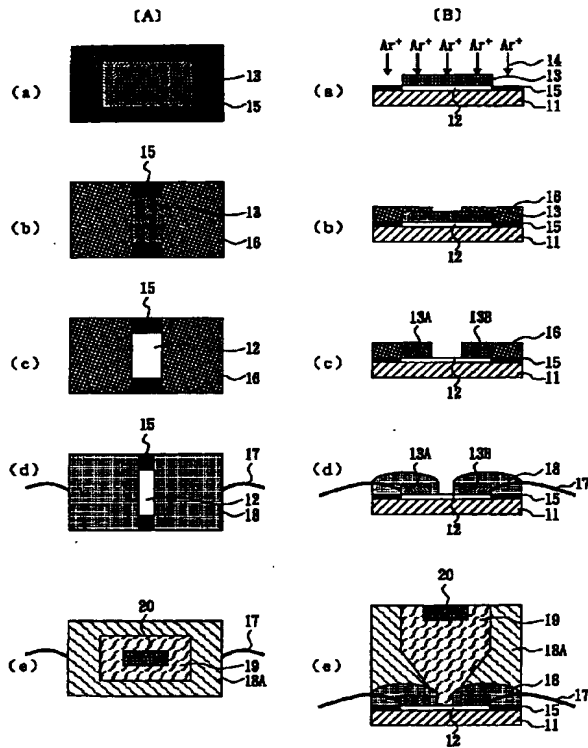
【図1】



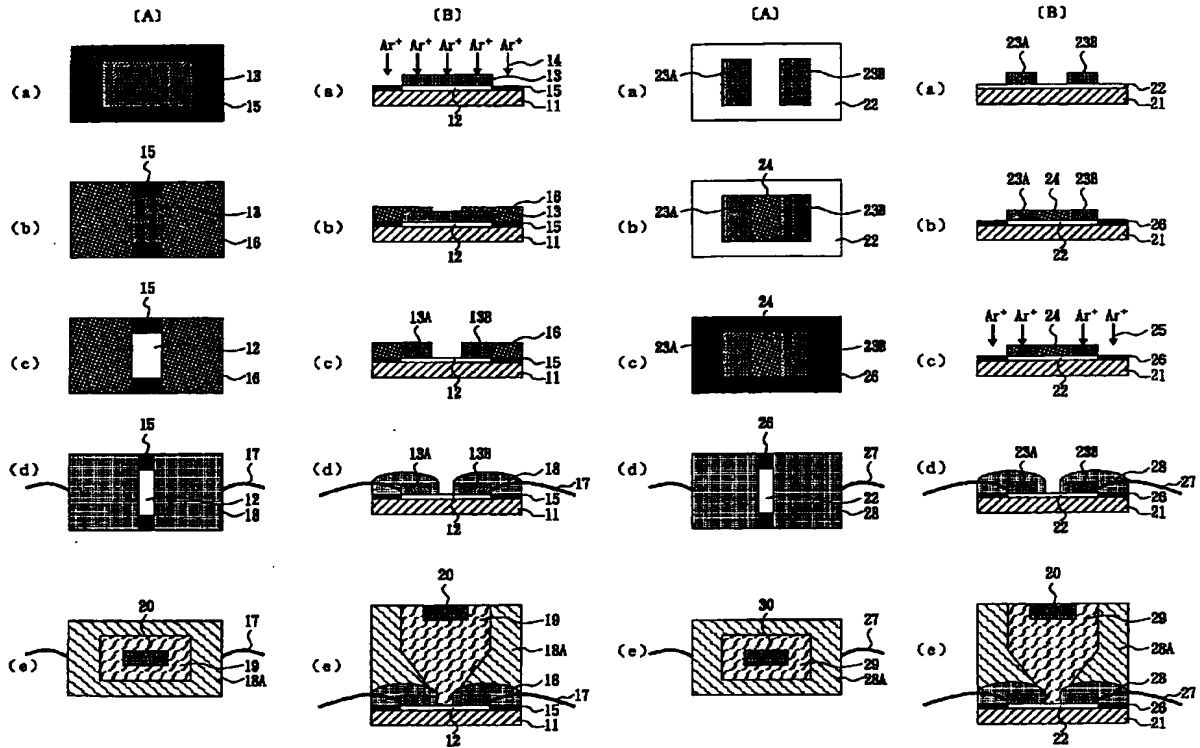
【図2】



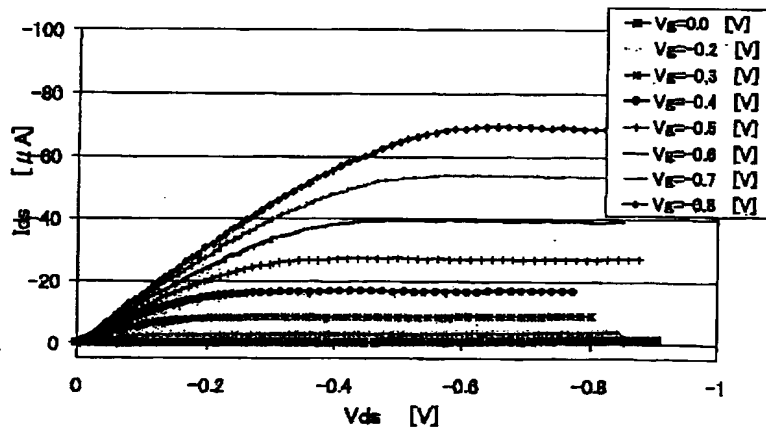
【図3】



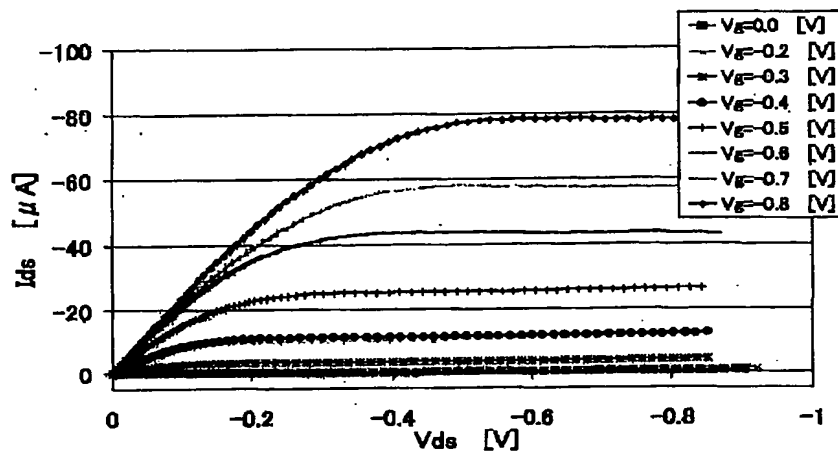
【図4】



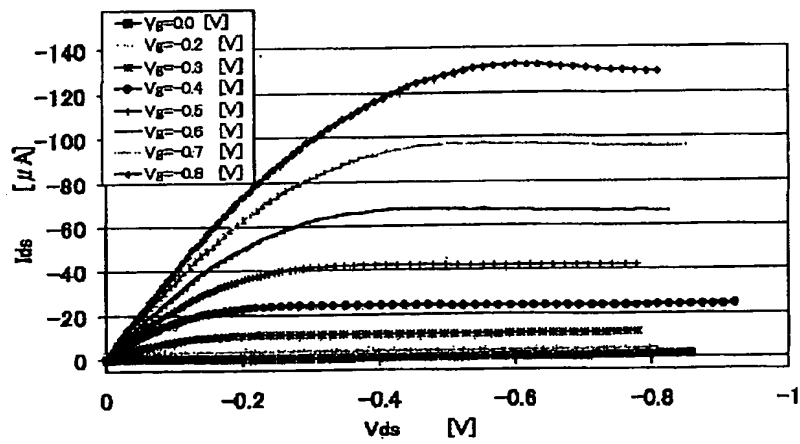
【図5】



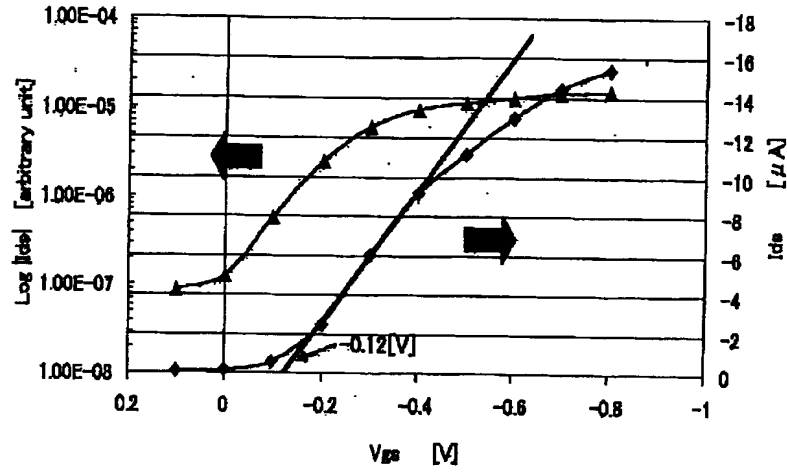
【図6】



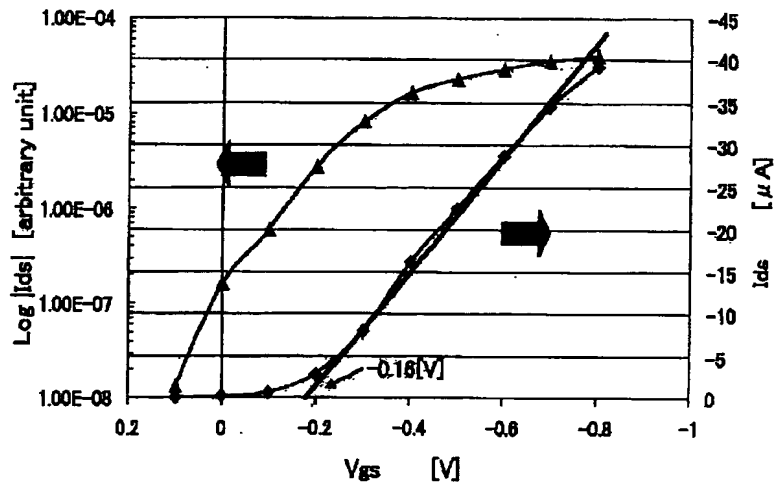
【図7】



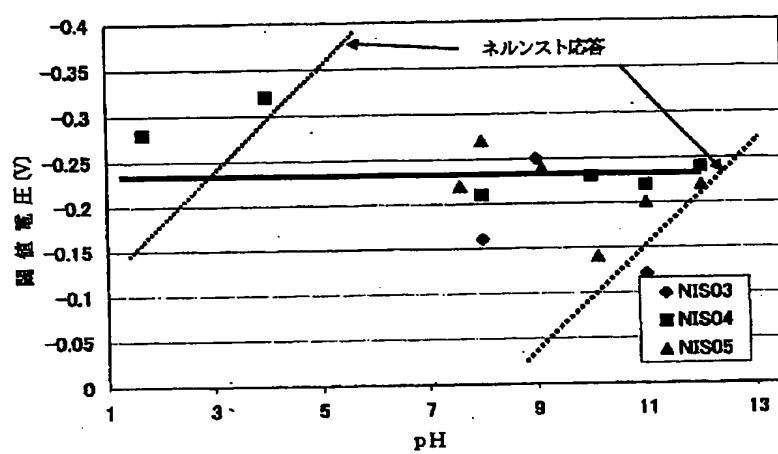
【図8】



【図9】



【図10】



**This Page Blank (uspto)**